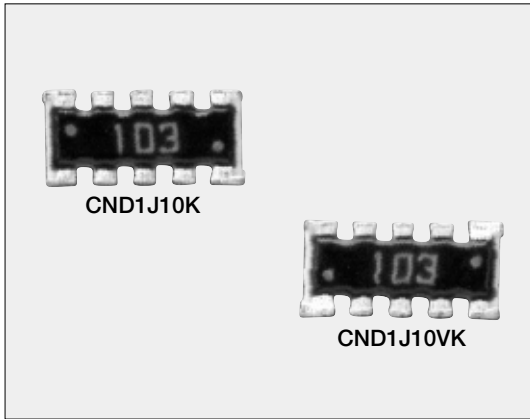
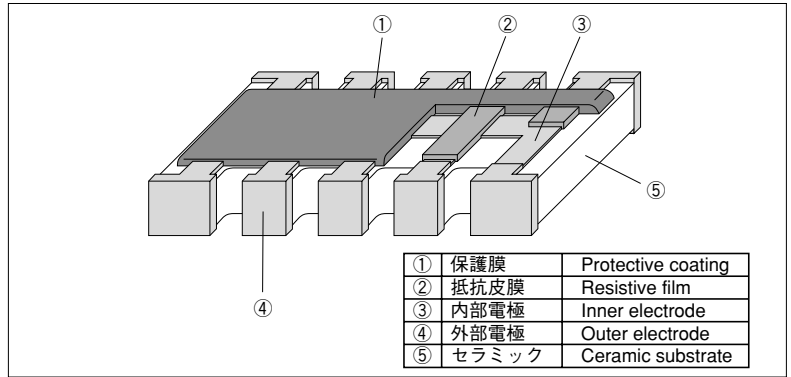


## CND-K チップネットワーク Chip Networks (Convex Termination)



外装色：黒 Coating color : Black

### ■構造図 Construction



### ■特長 Features

- チップ抵抗より実装密度が向上します。
- 部品搭載回数の減少による実装コストの低減。
- はんだフィレットの検査がしやすい。
- 実装時の画像認識が行いやすい。
- リフローはんだ付けに対応します。
- プルアップ/プルダウン用の8素子を集積化。
- 端子鉛フリー品は、欧州RoHS対応です。電極、抵抗、ガラスに含まれる鉛ガラスは欧州RoHSの適用除外です。
- More advancement in the mounting density than individual chip resistors.
- Mounting cost reduction by decreasing the number of parts mounting times.
- Easy soldering fillet inspection.
- Suitable for an image recognition mounter due to square corner design.
- Suitable for reflow soldering.
- Integrated 8 elements for Pull-up/Pull-down.
- Products with lead free termination meet EU-RoHS requirements. EU-RoHS regulation is not intended for Pb-glass contained in electrode, resistor element and glass.

### ■品名構成 Type Designation

例 Example

CND	1J	10	V	K	T	TD	103	J
品 種 Product Code	形 状 Size	端子数 Number of Termination	回路記号 Circuit Symbol	端子記号 Terminal Symbol	端子表面材質 Terminal Surface Material	二次加工 Taping	公称抵抗値 Nominal Resistance	抵抗値許容差 Resistance Tolerance
			空欄：標準共通電極 Nil: Standard common electrode V: 逆共通電極 V: Reverse common electrode	K: 凸型電極製品 コーナー角有り K: Convex type with squared corners	T: Sn (L: Sn/Pb)	TD: Paper BK: Bulk	3 digits	J: ±5%

端子表面材質は鉛フリーめっき品が標準となります。  
環境負荷物質含有についてEU-RoHS以外の物質に対するご要求がある場合にはお問合せ下さい。  
テーピングの詳細については巻末のAPPENDIX Cを参照して下さい。  
The terminal surface material lead free is standard.  
Contact us when you have control request for environmental hazardous material other than the substance specified by EU-RoHS.  
For further information on taping, please refer to APPENDIX C on the back pages.

### ■参考規格 Reference Standards

IEC 60115-1  
JIS C 5201-1

### ■用途 Applications

- デジタル回路のプルアップ/プルダウン抵抗
- Resistors for Pull-up/Pull-down for digital circuits

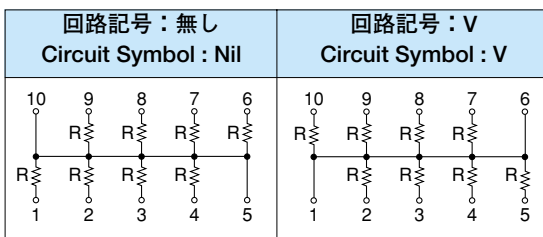
### ■定格 Ratings

形 名 Type	定格電力 Power Rating (W/Element)	抵抗値範囲 Resistance Range (Ω) E12	抵抗値許容差 Resistance Tolerance	抵抗温度係数 T.C.R. (×10 <sup>-6</sup> /K)	最高使用電圧 Max. Working Voltage	最高過負荷電圧 Max. Overload Voltage	定格周囲温度 Rated Ambient Temp.	使用温度範囲 Operating Temp. Range	テーピングと包装数/リール Taping & Q'ty/Reel (pcs) TD
CND1J10K	0.031	47~39k	J: ±5%	±200	25V	50V	+70°C	-55°C~+125°C	5,000

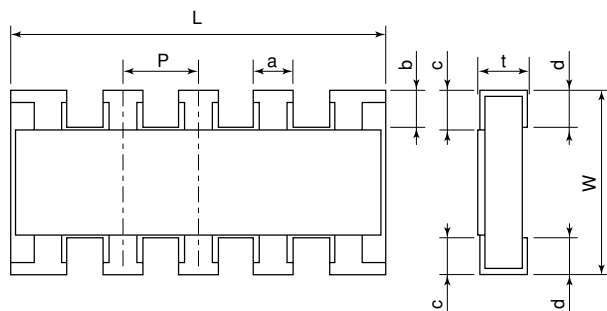
定格電力で使用した場合、単一チップに比較し、発熱温度が高くなりますので御使用に際しましては御注意下さい。  
Please note that network resistors generate higher heat rather than single flat chip resistor even under rated power output.

定格電圧は√(定格電力×公称抵抗値)による算出値、又は表中の最高使用電圧のいずれか小さい値が定格電圧となります。  
Rated voltage = √(Power Rating × Resistance value) or Max. working voltage, whichever is lower.

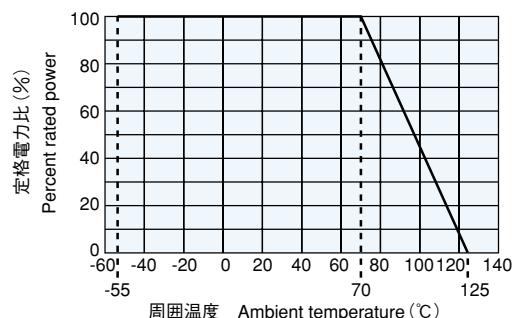
### ■回路構成 Circuit Construction



## ■外形寸法 Dimensions



## ■負荷軽減曲線 Derating Curve



形名 Type	寸法 Dimensions (mm)								Weight (g) (1000pcs)
	L	W	c	d	t	a	b	P	
CND1J10K	3.2±0.1	1.6±0.1	0.3±0.2	0.3±0.1	0.5±0.1	0.4±0.1	(0.3)	(0.64)	8.5

( )内の数値は参考値です。Figures in parenthesis are referential values.

周囲温度70℃以上で使用される場合は、上図負荷軽減曲線に従って、定格電力を軽減して御使用下さい。

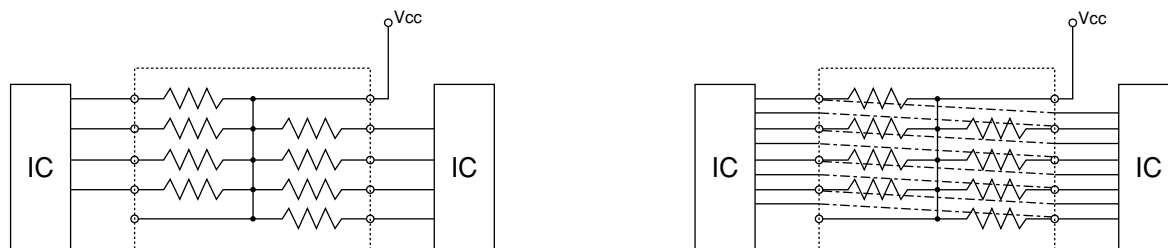
For resistors operated at an ambient temperature of 70°C or above, a power rating shall be derated in accordance with the above derating curve.

## ■性能 Performance

試験項目 Test Items	規格値 Performance Requirements ΔR±%		試験方法 Test Methods
	保証値 Limit	代表値 Typical	
抵抗値 Resistance	規定の許容差内 Within specified tolerance	—	25°C
抵抗温度係数 T.C.R.	規定値内 Within specified T.C.R.	—	+25°C / -55°C and +25°C / +125°C
過負荷(短時間) Overload (Short time)	2	0.5	定格電圧 × 2.5 倍を 5 秒印加 Rated voltage × 2.5 for 5s
はんだ耐熱性 Resistance to soldering heat	1	0.2	260°C ± 5°C, 10s ± 1s
温度急変 Rapid change of temperature	1	0.1	-55°C (30min.) / +125°C (30min.) 5 cycles
耐湿負荷 Moisture resistance	5	1	40°C ± 2°C, 90%~95%RH, 1000h 1.5時間 ON / 0.5時間 OFFの周期 1.5h ON / 0.5h OFF cycle
70°Cでの耐久性 Endurance at 70°C	5	0.5	70°C ± 2°C, 1000h 1.5時間 ON / 0.5時間 OFFの周期 1.5h ON / 0.5h OFF cycle
低温放置 Low temperature exposure	1	0.2	-55°C, 1h
高温放置 High temperature exposure	1	0.2	+125°C, 100h

ネットワーク抵抗器  
Network Resistors

## ■応用例 Example For Circuit Board Applications



## ■使用上の注意 Precautions for Use

- ネットワーク抵抗器においては、わずかながらクロストークが発生します。共通電極に電流が流れると、その電圧降下により電流を流していない抵抗素子にも微小な電圧が誘起されますので、クロストークの影響を配慮した回路設計をして下さい。
- A few cross talks will happen in network resistors. Design the circuit taking the effect by the cross talks into consideration as very low voltage will occur to the resistor elements that don't pass current by the voltage drop in common electrode if current flows to the common electrodes.